

```
code unsigned int AR1000reg[18]= // using crystal
{
    0xFFFB, // R0
    0x5B15, // R1
    0xD0B9, // R2
    0xA00A, // R3
    0x0780, // R4
    0x28AB, // R5
    0x6400, // R6
    0x1EE7, // R7
    0x7141, // R8
    0x007D, // R9
    0x82C6, // R10
    0x4E55, // R11
    0x970C, // R12
    0xB845, // R13
    0xFC2D, // R14
    0x8097, // R15
    0x04A1, // R16
    0xDF6A // R17
};

code unsigned int AR1000reg[18]= // using External Reference Clock
{
    0xFF7B, // R0
    0x5B17, // R1
    0xD4B9, // R2
    0xA00A, // R3
    0x0780, // R4
    0x28AB, // R5
    0x6400, // R6
    0x1EE7, // R7 32.768k:R7=0x1EE7 12M:R7=0x1F07 24M:R7=0x1F87 27M:R7=0x1F57
    0x7141, // R8
    0x007D, // R9 32.768k:R9=0x007D 12M:R9=0x0080 24M:R9=0x0080 27M:R9=0x01CF
    0x81C6, // R10
    0x4F55, // R11
    0x970C, // R12
    0xB845, // R13
    0xFC2D, // R14
    0x8097, // R15
    0x04e1, // R16 0x04A1
    0xDF6A // R17
};
```